



Europäisches Patentamt
European Patent Office
Office européen des brevets



Publication number: **0 411 548 A3**

EUROPEAN PATENT APPLICATION

Application number: **90114627.4**

Int. Cl.⁵: **H04N 5/45**

Date of filing: **31.07.90**

Priority: **01.08.89 US 387745**

Date of publication of application:
06.02.91 Bulletin 91/06

Designated Contracting States:
DE ES FR GB IT

Date of deferred publication of the search report:
18.12.91 Bulletin 91/51

Applicant: **THOMSON CONSUMER ELECTRONICS, INC.**
600 North Sherman Drive
Indianapolis Indiana 46201(US)

Inventor: **Canfield, Barth Alan**
5129 North Hartman Drive
Indianapolis, Indiana 46226(US)
Inventor: **Fling, Russell Thomas**
1369 Green Trails Drive
Naperville, Illinois 60540(US)
Inventor: **Willis, Donald Henry**
5175 E. 74th Place
Indianapolis, Indiana 46250(US)

Representative: **Einsel, Robert, Dipl.-Ing.**
Deutsche Thomson-Brandt GmbH Patent- und Lizenzabteilung
Göttinger Chaussee 76
W-3000 Hannover 91(DE)

Memory efficient apparatus and method as for a picture in a picture display.

A picture-in-a-picture television receiver includes a memory for holding samples representing a vertically and horizontally compressed image. The memory is divided into three parts: a main portion which holds one field of the compressed image and first and second crossover buffers, each of which hold one line of the compressed signal. Both upper and lower field types may be derived from each field of the auxiliary signal used to produce the compressed image. Sample values are stored into the memory such that an upper field of the compressed image is stored when an upper field of the main image is displayed and a lower field is stored when a lower field is displayed. When the address used to read samples from the memory overtakes the address used to write samples into the memory, the type of field derived from the auxiliary signal is switched and one line of samples is directed to one of the crossover buffers. During this time, the read address is changed to read samples from the other one of the crossover buffer. This apparatus reduces distortion

in the compressed image caused by field misalignment between the main and auxiliary signals.

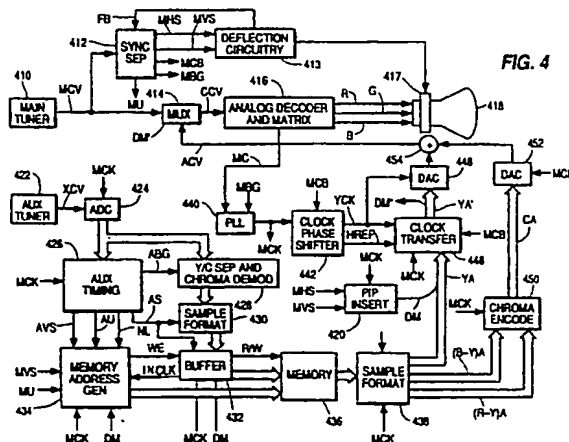


FIG. 4

EP 0 411 548 A3



European
Patent Office

EUROPEAN SEARCH REPORT

Application Number

EP 90 11 4627

DOCUMENTS CONSIDERED TO BE RELEVANT			
Category	Citation of document with indication, where appropriate, of relevant passages	Relevant to claim	CLASSIFICATION OF THE APPLICATION (Int. Cl.5)
A	US-A-4 249 213 (IMAIDE ET AL) * column 2, line 40 - column 3, line 50 *** column 6, line 28 - line 42 *** column 7, line 21 - column 9, line 6 *** figures 4,8,11,14-17 ** -----	1-9	H 04 N 5/45
			TECHNICAL FIELDS SEARCHED (Int. Cl.5)
			H 04 N
The present search report has been drawn up for all claims			
Place of search The Hague		Date of completion of search 24 October 91	Examiner VAN DER ZAAL R.
CATEGORY OF CITED DOCUMENTS X: particularly relevant if taken alone Y: particularly relevant if combined with another document of the same category A: technological background O: non-written disclosure P: intermediate document T: theory or principle underlying the invention E: earlier patent document, but published on, or after the filing date D: document cited in the application L: document cited for other reasons &: member of the same patent family, corresponding document			

99P 1352

D2

B6



⑪ Veröffentlichungsnummer: **0 471 878 A1**

⑫ **EUROPÄISCHE PATENTANMELDUNG**

⑳ Anmeldenummer: **90116186.9**

⑤① Int. Cl.⁵: **H04N 5/45**

㉔ Anmeldetag: **23.08.90**

④③ Veröffentlichungstag der Anmeldung:
26.02.92 Patentblatt 92/09

Wittelsbacherplatz 2
W-8000 München 2(DE)

⑧④ Benannte Vertragsstaaten:
AT BE CH DE DK ES FR GB GR IT LI LU NL SE

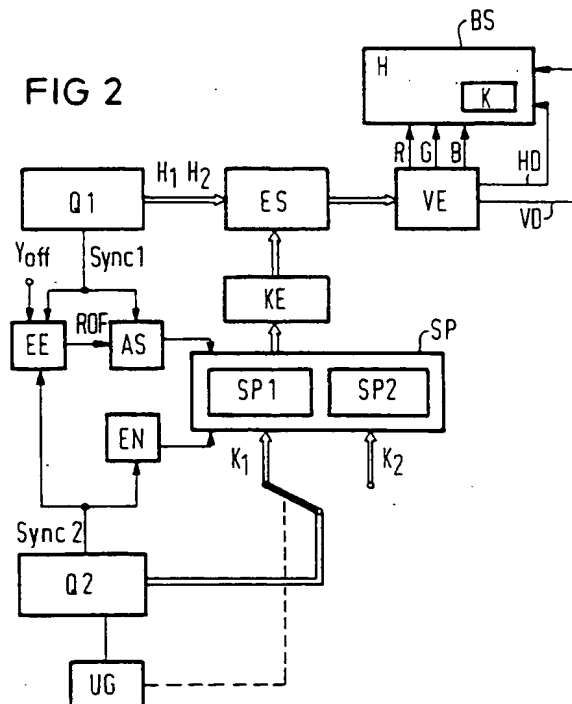
⑦② Erfinder: **Braun, Bodo, Dr.**
Neubiberger Strasse 60
W-8000 München 83(DE)

⑦① Anmelder: **SIEMENS AKTIENGESELLSCHAFT**

⑤④ **Verfahren zur Bild-im-Bild-Einblendung und Einrichtung zur Durchführung des Verfahrens.**

⑤⑦ Das Verfahren sieht vor, aufeinanderfolgende Bilder eines in ein aus aufeinanderfolgenden Bildern bestehenden Hauptbild einzublendenden Kleinbildes abwechselnd bildweise in einen von zwei Speicherbereichen einer Speichereinrichtung einzuschreiben, jeweils zu Beginn der Darstellung eines Hauptbildes ein Entscheidungssignal, das festlegt, aus welchen der beiden Speicherbereiche ein gespeichertes Bild des Kleinbildes auszulesen ist, zu generieren und damit eine bildschnittfreie Einblendung des Kleinbildes in das Hauptbild zu ermöglichen. Zur störungsfreien Einblendung des Kleinbildes können auch Zeilensprunginversionen im einzublendenden Bild vermieden werden. Außerdem ermöglicht das erfindungsgemäße Verfahren die Bild-im-Bild-Einblendung bei doppelter Bildfolgefrequenz bzw. doppelter Teilbildfolgefrequenz, wodurch eine gute Flimmerreduktion im einzublendenden Kleinbild erreicht wird.

FIG 2



Die Erfindung betrifft ein Verfahren zur Bild-im-Bild-Einblendung nach dem Oberbegriff des Anspruchs 1 sowie eine Einrichtung zur Durchführung des Verfahrens.

Bei der Verwendung von Bildspeichern zur Bild-im-Bild-Einblendung kann das einzublendende Bild, im allgemeinen ein Kleinbild, durch das Erscheinen einer sogenannten "joint-line" beeinträchtigt werden. Diese Störung führt insbesondere bei horizontal bewegten Bildinhalt zu einem unerwünschten Bildschnitt. FIG 1 zeigt beispielhaft ein in ein Großbild H eingeblendetes Kleinbild K mit einem solchen Bildschnitt, wenn man davon ausgeht, daß das dargestellte Fahrrad eine horizontale Bewegung von links nach rechts ausführt.

Die Ursache für einen derartigen Bildschnitt liegt darin, daß die Bildinformation für das Kleinbild aus der Speichereinrichtung ausgelesen wird, während der Inhalt dieser Speichereinrichtung gerade von neuen Bilddaten überschrieben wird. Da die Auslesegeschwindigkeit höher als die Einschreibgeschwindigkeit ist, befinden sich damit neue und alte Bilddaten in der Speichereinrichtung, die ausgelesen zwei zueinander versetzte und durch die "joint-line" getrennte Bildteile ergeben.

Es sind verschiedene Verfahren bekannt geworden, einen derartigen Bildschnitt bei der Bild-im-Bild-Einblendung zu vermeiden. So ist in IEEE Transactions on Consumer Electronics, Vol. CE-33, no. 3, August 1987, p. 152-159, zur Beseitigung des Bildschnitts im Kleinbild vorgeschlagen, vier Speicherbereiche in der Speichereinrichtung vorzusehen, die unter zyklischer Wiederholung der Speicherbereichsfolge abwechselnd mit jeweils einem der aufeinanderfolgenden Bilder bzw. Halbbilder des Kleinbildes beschrieben werden. Das Auslesen der Bilder erfolgt aus demjenigen Speicherbereich, der gerade nicht beschrieben wird. Dieses als Wechsellagerbetrieb bezeichnete Verfahren funktioniert auch mit nur drei Speicherbereichen, wie in der DE 38 04 705 A1 die dortige FIG 3 zeigt. Wesentlich ist lediglich, daß das Einschreiben und Auslesen der Bilddaten für das Kleinbild wechselweise aus den drei bzw. vier Speicherbereichen erfolgt und ein zeitliches Überlappen von Lesen und Schreiben verhindert wird.

In der DE 36 90 375 C2 ist auf Seite 3, Zeile 10 bis 20, beschrieben, die joint-line durch die Verwendung von nur zwei Speicherbereichen zu verhindern, wobei über einen Zwischenzeilensteuerschaltkreis der Speicherbereich zum Auslesen der Bilddaten für das Kleinbild ausgewählt wird, der eine bildschnittsfreie Darstellung des Kleinbildes ermöglicht. Weitere Ausführungen dazu sind dieser Veröffentlichung nicht zu entnehmen. Vielmehr wird dort ein anderer Weg ausführlich beschrieben, um mit nur zwei Speicherbereichen auszukommen. Es wird nämlich festgelegt, in welchen der beiden Speicherbereiche das Bildsignal für das Kleinbild eingeschrieben werden soll.

Der Erfindung liegt die Aufgabe zugrunde, ein Verfahren und eine Vorrichtung zur störungsfreien Bild-im-Bild-Einblendung anzugeben, mit der unabhängig davon, in welcher Reihenfolge die beiden Speicherbereiche mit Bildsignalen des Kleinbildes zu beschreiben sind, eine zuverlässige und einfach zu realisierende bildschnittsfreie Einblendung des Kleinbildes in das Hauptbild möglich ist.

Die Aufgabe wird für das Verfahren durch die kennzeichnenden Merkmale des Anspruchs 1 gelöst.

Eine Einrichtung zur Durchführung des erfindungsgemäßen Verfahrens ist Gegenstand des Anspruchs 8.

Wird eine Speichereinrichtung mit einer Kapazität zum Speichern eines gesamten Bildes bzw. eines Halbbildes des Hauptbildes (z. B. 288 Zeilen mal 720 Punkte) vorgesehen und der erste Speicherbereich in den für die linke Bildhälfte vorgesehenen Speicherteil und der zweite Speicherbereich in den für die rechte Bildhälfte vorgesehenen Speicherteil der Speichereinrichtung gelegt, so kann mit dem Synchronrahmen des Hauptbildes ein synchrones Auslesen des gesamten Bildspeichers und damit die Bild-im-Bild-Einblendung erfolgen. Darüber hinaus kann das einzublendende Kleinbild, beispielsweise durch in die Speichereinrichtung eingeschriebene Markierungskennzeichnungen - vgl. dazu EP 0 357 813 A1 - an beliebigen Stellen im Hauptbild eingeblendet werden. Voraussetzung dafür ist, daß in Horizontalrichtung das einzublendende Kleinbild entweder aus dem ersten Speicherbereich oder aus dem zweiten Speicherbereich ausgelesen und zur Darstellung verwendet wird. Darüber hinaus ist es mit dem erfindungsgemäßen Verfahren möglich, neben einem einzublendenden Kleinbild mit bewegtem Bildinhalt auch weitere in das Hauptbild einzublendenden Kleinbilder, die Standbilder sind, in die Speichereinrichtung einzuschreiben und zur Darstellung zu bringen. Anhand der nachfolgenden Figurenbeschreibung wird dies noch näher ausgeführt.

Beim Auslesen der Bilddaten aus einem der beiden Speicherbereiche kann es vorkommen, daß das einzublendende Kleinbild unerwünschte Zeilensprunginversionen aufweist. In einer Weiterbildung der Erfindung ist es daher vorgesehen, diese unerwünschten Zeilensprunginversionen zu erfassen und durch eine Zeilenkorrektur zu eliminieren.

Darüber hinaus schlägt die Erfindung vor, das einzublendende Kleinbild und Hauptbild mit einer im Vergleich zur ursprünglichen Bildfolgefrequenz doppelten Bildfolgefrequenz darzustellen, also mit beispielsweise 100 Hz oder 120 Hz. Je nachdem welche Bildrasterfolge das Hauptbild aufweist, also AABB oder ABAB - wobei A und B für jeweils ein Bild bzw. Halbbild stehen - wird erfindungsgemäß ein Identifikationssignal zum Erkennen der augenblicklichen Rasterlage des Hauptbildes und abhängig davon ein Rasterkor-

rektursignal generiert. Durch das Rasterkorrektursignal wird eine Rasterkorrektur bei den aus dem ausgewählten Speicherbereich auszulesenden Bild des Kleinbildes ausgelöst. Die Rasterkorrektur erfolgt zweckmäßigerweise durch Interpolation.

Im folgenden wird die Erfindung anhand von 14 Figuren eingehend am Beispiel von Fernsehsignalen, die nach dem Zwischenzeilenverfahren empfangen werden, erläutert. Dabei wird jedes Fernsehbild in zwei Halbbilder unterteilt, die ungerade und gerade Zeilen enthalten und die mit 50 Hz bzw. 60 Hz Halbbildfrequenz übertragen werden. Die Erfindung ist jedoch auch bei Einrichtungen anwendbar, die anstatt Halbbilder Vollbilder verarbeiten und/oder keine Zeilensprünge aufweisen. Als Beispiel hierfür sei auf Videoquellen wie PersonalComputer oder bestimmte Videoaufzeichnungsgeräte verwiesen.

In den nachfolgenden Figuren stehen gleiche Bezugszeichen stets für gleiche Teile. Es zeigen:

FIG 1 ein in ein Hauptbild eingeblendetes Kleinbild mit joint-line,

FIG 2 ein vereinfachtes Blockschaltbild einer erfindungsgemäßen Einrichtung zur bildschnittfreien Einblendung eines Kleinbildes in ein Hauptbild mit zwei Speicherbereichen und einer Entscheidungseinrichtung zum Festlegen, aus welchen der beiden Speicherbereiche das Kleinbild auszulesen ist,

FIG 3 eine detaillierte Schaltungsanordnung der Entscheidungseinrichtung von FIG 2,

FIG 4 ein erstes Ausführungsbeispiel eines Zeilenindexdiagrammes mit Auslese- und Einschreibvektoren, die das Auslesen und Einschreiben der Halbbilder in die beiden Speicherbereiche kennzeichnen,

FIG 5 Zeilenindexdiagramme zum Bestimmen eines für die Entscheidungseinrichtung notwendigen Freigabesignales,

FIG 6 ein zweites Ausführungsbeispiel von Zeilenindexdiagrammen mit Auslese- und Einschreibvektoren,

FIG 7 einen Bildschirm mit einem in ein Hauptbild eingeblendeten Kleinbild, das keine Zeilensprunginversion aufweist,

FIG 8 einen Bildschirm nach FIG 7, jetzt jedoch mit einer Zeilensprunginversion im Kleinbild,

FIG 9 einen Bildschirm nach FIG 8, bei dem die Zeilensprunginversion im Kleinbild durch ein um eine Bildzeile nach oben versetztes ungerades Halbbild korrigiert ist,

FIG 10 einen Bildschirm nach FIG 8, bei dem die Zeilensprunginversion im Kleinbild durch ein um eine Bildzeile nach unten versetztes gerades Halbbild korrigiert ist,

FIG 11 eine Speichereinrichtung für ein gesamtes Halbbild des Hauptbildes mit einem ersten Speicherteil zum Speichern der für die linke Bildhälfte vorgesehenen Bilddaten und einem zweiten Speicherteil zum Speichern der für die rechte Bildhälfte vorgesehenen Bilddaten,

FIG 12 eine detaillierte Schaltungsanordnung einer Entscheidungseinrichtung bei einer Bild-im-Bild-Einblendung mit im Vergleich zur ursprünglichen Bildfolgefrequenz bzw. Halbbildfolgefrequenz doppelten Bildfolgefrequenz bzw. doppelten Halbbildfolgefrequenz,

FIG 13 Prinzipdarstellung des erfindungsgemäßen Verfahrens mit Raster-Korrektur bei einer Bild-im-Bild-Einblendung mit doppelter Bild-, bzw. Halbbildfolgefrequenz anhand von Zeilenindexdiagrammen und

FIG 14 Prinzipdarstellung des erfindungsgemäßen Verfahrens bei einer Bild-im-Bild-Einblendung mit doppelter Bild-, bzw. Halbbildfolgefrequenz anhand von Zeilenindexdiagramm.

FIG 1 zeigt ein in ein Hauptbild H eingeblendetes Kleinbild K mit unerwünschtem Bildschnitt, den es gemäß der vorliegenden Erfindung zu vermeiden gilt. Das Kleinbild K weist zwei zueinander versetzte Bildteile auf, die durch eine joint-line JL getrennt sind.

In FIG 2 ist der prinzipielle Aufbau einer erfindungsgemäßen Einrichtung zur Durchführung der bildschnittfreien Bild-im-Bild-Einblendung beispielhaft anhand eines Fernsehgerätes mit einem Bildschirm BS, auf dem das Hauptbild K in das Großbild H einblendbar ist, dargestellt. Die Einrichtung verfügt über eine erste Videoquelle Q1 und zweite Videoquelle Q2. Die erste Videoquelle Q1 liefert das Hauptbild H mit ersten abwechselnd aufeinanderfolgenden und erste Synchronsignale Sync 1 aufweisende Halbbilder H₁, H₂. Die zweite Videoquelle liefert abwechselnd aufeinanderfolgende zweite Synchronsignale Sync 2 aufweisende Halbbilder K₁, K₂ für das Kleinbild K. Darüber hinaus ist eine Speichereinrichtung SP mit zwei Speicherbereichen SP1, SP2 vorgesehen, in die die aufeinanderfolgenden Halbbilder K₁, K₂ des Kleinbildes K mittels einer Einleseeinrichtung EN einschreibbar sind. In den einen Speicherbereich SP1 werden die ungeraden Halbbilder K₁ und in den anderen Speicherbereich SP2 die geraden Halbbilder K₂ des Kleinbildes eingeschrieben. Weiterhin weist die Einrichtung eine Ausleseeinrichtung AS zum Auslesen der in den Speicherbereichen SP1, SP2 gespeicherten Halbbilder K₁, K₂ sowie eine Einblendeinrichtung ES zur bildschnittfreien Einblendung dieser Halbbilder K₁, K₂. Über eine Entscheidungseinrichtung EE ist der Ausleseeinrichtung AS ein Entscheidungssignal ROF zuführbar. Dieses Entscheidungssignal ROF legt zu

Beginn der Darstellung des Hauptbildes H fest, aus welchem der beiden Speicherbereiche SP1, SP2 ein gespeichertes Halbbild K_1 , K_2 des Kleinbildes K zur Einblendung in das Hauptbild H auszulesen ist.

Das Einschreiben der aufeinanderfolgenden Halbbilder K_1 , K_2 in die Speicherbereiche SP1, SP2 wird über eine mit der zweiten Videoquelle Q2 verbundene Detektoreinrichtung UG gesteuert, die feststellt, ob ein soeben empfangenes Halbbild K_1 , K_2 der zweiten Videoquelle Q2 ein ungerades Halbbild K_1 oder ein gerades Halbbild K_2 ist. Weiterhin ist zwischen die Speichereinrichtung SP und die Einblendeinrichtung ES eine Korrektoreinrichtung KE zum Korrigieren auftretender Zeilensprunginversionen im einzublendenden Kleinbild K vorgesehen. Diese Korrektoreinrichtung KE kann natürlich dann entfallen, wenn eine der beiden Videoquellen Q2, Q1 andere als nach dem Zeilensprungverfahren gebildete Videosignale bereitstellt. Auftretende Zeilensprunginversionen bei der Bild-im-Bild-Einblendung können im einfachsten Fall durch eine Adressenmodifikation der Speicheradressen beim Auslesen der Halbbilder K_1 bzw. K_2 aus der Speichereinrichtung SP erfolgen. Die somit gegebenenfalls korrigierten Halbbilder K_1 bzw. K_2 des Kleinbildes K gelangen zur Einblendeinrichtung ES, wo sie in die geraden und ungeraden Halbbilder H_1 , H_2 des Hauptbildes eingefügt werden und anschließend an eine Videoverarbeitungseinrichtung VE zur Weiterverarbeitung der Bild-im-Bild-Videosignale gelangen. Im allgemeinen wird die Videoverarbeitungseinrichtung VE ein Videosignalprozessor sein, der einen Videoverstärker sowie eine Ablenkschaltung aufweist, um die Bildröhre des Fernsehgerätes beispielsweise mit RGB-Signalen sowie den dazu notwendigen Ablenkströmen HD, VD zu versorgen.

FIG 3 zeigt die detaillierte Schaltungsanordnung der Entscheidungseinrichtung EE, deren Funktion anhand der nachfolgenden FIG 4, 5 und 6 erläutert wird, in ihren Einzelheiten. Die Entscheidungseinrichtung EE weist eine Eingangsklemme 10 zum Anlegen eines Synchronsignales Sync 1 der ersten Videoquelle Q1, eine zweite Eingangsklemme 11 zum Anlegen eines Synchronsignales Sync 2 der zweiten Videoquelle Q2, eine Eingangsklemme 12 für ein Signal Y_{off} , das die Lage des Kleinbildes K im Hauptbild H anzeigt, sowie in diesem Ausführungsbeispiel eine vierte Eingangsklemme 13 für ein Signal Y_{dim} auf, das in Abhängigkeit der Größe des einzublendenden Kleinbildes gewählt ist. Die erste Eingangsklemme 10 für das Synchronsignal Sync 1 des Hauptbildes H ist mit einer Einrichtung DE 2 verbunden, an deren Ausgang ein Signal LZ 27 abgreifbar ist, das den Beginn einer ersten auf einem Bildschirm sichtbaren Bildzeile des Hauptbildes H anzeigt. Darüber hinaus weist die Entscheidungseinrichtung EE eine Logikanordnung auf, die nach Maßgabe dieses Signales LZ 27 das Entscheidungssignal ROF bereitstellt. Die Logikanordnung verfügt über ein erstes D-Flip-Flop D1, an deren Q-Ausgang Q ein Signal OFF abgreifbar ist, das dem Dateneingang D eines zweiten D-Flip-Flops D2 zugeführt wird. Dieses zweite D-Flip-Flop D2 hat einen Takteingang C, an den das Signal LZ 27 zugeführt wird. Am Q-Ausgang Q dieses zweiten D-Flip-Flops D2 ist das Entscheidungssignal ROF abgreifbar, das festlegt, aus welchem der beiden Speicherbereiche SP1, SP2 ein gespeichertes Halbbild K_1 , K_2 auszulesen ist.

Das erste D-Flip-Flop D1 verfügt über einen Dateneingang D, der ein Signal SODD empfängt, das anzeigt, ob ein soeben in die Speichereinrichtung SP einzuschreibendes Halbbild des Kleinbildes K ein ungerades oder gerades Halbbild ist. Der Takteingang C dieses ersten D-Flip-Flops D1 erhält ein vorgebbares Freigabesignal TY_{free} , das am Ausgang eines Freigabezeitpunktdetektors FZ abgreifbar ist. Der Freigabezeitpunktdetektor FZ ist mit den Eingangsklemme 12 und 13 der Entscheidungseinrichtung EE in Verbindung und erhält zusätzlich ein Signal FWY, das am Ausgang eines an die zweite Eingangsklemme 11 geschalteten Schreibrahmencounters SRZ abgreifbar ist. An die zweite Eingangsklemme 11 der Entscheidungseinrichtung EE ist darüber hinaus eine weitere Detektoreinrichtung DE1 geschaltet, an deren Ausgang das Signal SODD anliegt, das anzeigt, ob ein gerade in die Speichereinrichtung eingeschriebenes Halbbild des Kleinbildes ein ungerades oder gerades Halbbild ist. Wie weiter unten noch näher ausgeführt werden wird, dient der Freigabezeitpunktdetektor FZ zum Generieren des Freigabesignales TY_{free} , wobei für verschiedene Bereiche von möglichen Lagen des Kleinbildes K im Hauptbild H jeweils nur ein Freigabesignal TY_{free} bereitgestellt wird.

In FIG 4 wird anhand von sogenannten Zeilenindexdiagrammen für den Schreib- und Lesebetrieb der Speichereinrichtung das erfindungsgemäße Verfahren deutlich. Auf der Ordinate sind über der Zeit t die Zeilennummern der in die Speicherbereiche SP1, SP2 einzuschreibenden bzw. daraus wieder auszulesenden ungeraden und geraden Halbbilder K_1 , K_2 des Kleinbildes aufgetragen und zwar in Koordinaten des Hauptbildes. Der Einfachheit halber wird angenommen, daß jedes Halbbild aus 312 (statt 312,5) Zeilen besteht und die erste sichtbare Zeile auf dem Bildschirm durch die 27. Zeile eines Halbbildes gebildet wird.

FIG 4a zeigt den zeitlichen Verlauf des Einschreibens der Halbbilder K_1 , K_2 des Kleinbildes in die Speicherbereiche SP1, SP2. Zunächst wird das erste ungerade Halbbild K_1 in den ersten Speicherbereich SP1 und anschließend das erste gerade Halbbild K_2 in den zweiten Speicherbereich SP2 eingeschrieben. Danach gelangt das zweite ungerade Halbbild K_1 in den ersten Speicherbereich SP1 und das zweite gerade Halbbild K_2 in den zweiten Speicherbereich SP2 usw. Das Einschreiben dieser Halbbilder K_1 , K_2 erfolgt

nach Maßgabe von Synchronsignalen der das zweite Kleinbild zur Verfügung stellenden zweiten Videoquelle Q2. Die Abszisse in FIG 4a bezeichnet die Zeilennummer der in die ersten und zweiten Speicherbereiche SP1, SP2 aktuell eingeschriebenen Zeilen der Halbbilder K₁, K₂. Die jeweils ansteigenden Geraden in FIG 4a werden im folgenden als Einschreibvektoren EV1, EV2, EV3 und EV4 bezeichnet.

In FIG 4b ist der zeitliche Verlauf für die Bedingung des Auslesens der gespeicherten Halbbilder K₁, K₂ dargestellt, wobei zunächst noch offen ist, aus welchen der beiden Speicherbereiche SP1, SP2 ein Halbbild auszulesen ist. Auf der Ordinate sind über der Zeit t wieder die Zeilennummern des Hauptbildes aufgetragen, während die Abszisse diejenigen Zeilen des ersten oder zweiten Speicherbereiches SP1, SP2 bezeichnet, aus denen gerade das gespeicherte Halbbild ausgelesen wird, also die Zeilenindizes des eingeschriebenen Kleinbildes.

Setzt man voraus, daß das einzublendende Halbbild mit der Größe Y_{dim} an einer Stelle Y_{off} des Hauptbildes eingeblendet werden soll, so ergeben sich das in FIG 4b dargestellten Zeilenindexdiagramm, wenn gilt, daß das einzublendende Kleinbild 94 Zeilen, also Y_{dim} = 94, hoch sein und ab der 104. Zeile, also Y_{off} = 104, in das Hauptbild eingeblendet werden soll. Die jeweils ansteigenden Geraden in FIG 4b werden im folgenden als Auslesevektoren AV1, AV2, AV3 bezeichnet. Der zeitliche Versatz der Zeilen 27 bis 312 zwischen den Figuren 4a und 4b beruht darauf, daß die erste und zweite Videoquelle Q1, Q2 hinsichtlich ihrer Synchronsignale eine Phasenverschiebung aufweisen.

Durch die Entscheidungseinrichtung EE werden unter den in FIG 4a und b aufgezeigten Schreib- und Lesebedingungen die bereits oben erwähnten Signale SODD, TY_{free}, LZ27 sowie das Entscheidungssignal ROF generiert. Darüber hinaus liegt am Ausgang des ersten D-Flip-Flops D1 das Signal OFF mit einer Taktperiode von 40 msec an, das alle 20 msec seine Polarität mit dem Erscheinen des Signales TY_{free} wechselt und anzeigt, ob es sich bei dem zum letzten Zeitpunkt TY_{free} in den ersten Speicherbereich SP1 oder zweiten Speicherbereich SP2 eingeschriebenem Halbbild des Kleinbildes um ein ungerades Halbbild K₁ oder ein gerades Halbbild K₂ handelt. Das am Ausgang der Entscheidungseinrichtung EE abgreifbare Entscheidungssignal ROF bestimmt schließlich, aus welchem der beiden Speicherbereiche SP1 oder SP2 ein gespeichertes Halbbild zur Bild-im-Bild-Einblendung heranzuziehen ist.

In unserem Ausführungsbeispiel der Entscheidungseinrichtung EE nach FIG 3 ist bei einem Entscheidungssignal ROF = 1 aus der ersten Speichereinrichtung SP1 das zuvor gespeicherte ungerade Halbbild K₁ und entsprechend bei einem Entscheidungssignal ROF = 0 aus dem zweiten Speicherbereich SP2 das darin gespeicherte gerade Halbbild auszulesen. In FIG 4c heißt dies, daß zum bildschnittfreien Einblenden des Kleinbildes in das Hauptbild mit dem Auslesen des ersten Speicherbereiches SP1 begonnen werden muß. Da das Entscheidungssignal ROF bereits zu Beginn des Signales LZ27 vorliegt, wird also zu Beginn der ersten auf dem Bildschirm sichtbaren Bildzeile schon festgelegt, welche der beiden Speicherbereich SP1, SP2 zum Auslesen aktiviert werden muß. Maßgeblich für eine einwandfreie Funktion der Entscheidungseinrichtung EE nach FIG 3 ist die richtige Festlegung der Zeitpunkte, an denen das Freigabesignal TY_{free} einen Impuls bereitstellen muß. Durch das Freigabesignal TY_{free} wird nämlich das Signal OFF festgelegt. Das Freigabesignal TY_{free}, das jeweils einen Impuls am Beginn einer Zeile Y_{free} im Vertikalsynchronrahmen der zweiten Videoquelle Q2 aufweisen soll, ist von der Lage Y_{off} des gerade in das Hauptbild einzublendenden Halbbildes des Kleinbildes abhängig.

Anhand von FIG 5 ist dargestellt, welche Randbedingungen an die Lage der Bewertungszeitpunkte Y_{free} zu stellen sind, um die geforderte bildschnittfreie Einblendung des Kleinbildes zu ermöglichen. Y_{free} ist so zu legen, daß sich keine Überschneidung von Einschreibvektoren EV1, EV2, EV3, EV4 und Ausschreibvektoren AV1, AV2, AV3 für einen Speicherbereich SP1 bzw. SP2 ergibt. Damit gelten die in FIG 5 b und c dargestellten Grenzfälle für den Bewertungszeitpunkt Y_{free}, wobei FIG 5a wieder die Einschreibvektoren EV1, EV2, EV3 und EV4 zeigt.

In FIG 5b ist die zeitliche Bedingung für ein frühestmögliches bildschnittfreies Auslesen eines ungeraden Halbbildes K₁ aus dem ersten Speicherbereich SP1 dargestellt. Wie in FIG 5a die strichlinierte Linie zeigt, schneidet sich der erste Einschreibvektor EV1 gerade nicht mit dem ersten Auslesevektor AV1, während FIG 5c die zeitlichen Verhältnisse für ein spätest mögliches bildschnittfreies Auslesen eines zuvor gespeicherten ungeraden Halbbildes K₁ aus dem ersten Speicherbereich SP1 zeigt (vgl. dazu die strichpunktierte Linie in FIG 5a).

Wie aus FIG 5b und c deutlich hervorgeht, gelten also folgende Randbedingungen für den Bewertungszeitpunkt Y_{free}: Der frühest mögliche Bewertungszeitpunkt Y_{free, min} bestimmt sich durch die Beziehung

$$Y_{free, min} + Y_{off} + Y_{dim} > 312$$

und der spätest mögliche Bewertungszeitpunkt Y_{free, max} durch

$$Y_{\text{free, max}} + 312 + Y_{\text{off}} < 624.$$

5 Damit muß der Bewertungszeitpunkt Y_{free} zwischen folgenden beiden Bereichen liegen.

$$312 - Y_{\text{off}} - Y_{\text{dim}} < Y_{\text{free}} < 312 - Y_{\text{off}}.$$

10 Wird beispielsweise angenommen, daß das Kleinbild um den Faktor 3 kleiner als das Hauptbild und damit 94 Zeilen hoch sein soll, bei einem Hauptbild mit 282 Zeilen, also $Y_{\text{dim}} = 94$ ist, so gilt in Abhängigkeit von der jeweiligen Lage Y_{off} des gerade einzublendenden Kleinbildes folgende Tabelle.

Y_{off}	$Y_{\text{free, min}}$	$Y_{\text{free, max}}$	Y_{free}
0...63	155...218	249...312	218...249 -> 240
64...127	91...154	185...248	154...185 -> 176
128...183	35...90	129...184	90...129 -> 112
184...255	...34	57...128	34...57 -> 48

25 Wie dieser Tabelle weiter zu entnehmen ist, reichen für Kleinbilder dieser Dimension also insgesamt vier verschiedene Freigabezeitpunkte, hier beispielhaft $Y_{\text{free}} = 240, 176, 112$ und 48 aus, je nach dem wo das Kleinbild im Hauptbild eingeblendet werden soll. Wird im Freigabezeitpunktdetektor FZ von FIG 3 eine Dekodierung nach dieser Tabelle vorgenommen, so reichen die höchstwertigen zwei Binärstellen von Y_{off} zur Programmierung des Freigabezeitpunktdetektors FZ aus, um das Freigabesignal TY_{free} zu generieren.

30 In FIG 6 wird das erfindungsgemäße Verfahren an einem weiteren Beispiel veranschaulicht. FIG 6a zeigt wieder die Einschreibevektoren EV1, EV2, EV3 und EV4, die das Einschreiben der ungeraden und geraden Halbbilder K_1, K_2 des Kleinbildes in den ersten und zweiten Speicherbereich SP1, SP2 darstellen. Die zeitlichen Bedingungen zum Auslesen dieser gespeicherten Halbbilder K_1, K_2 ergibt sich aus FIG 6b. Das Kleinbild hat wieder die Dimension $Y_{\text{dim}} = 94$ und soll ab der 104. Zeile des Hauptbildes mit seiner ersten Zeile beginnend, also $Y_{\text{off}} = 104$, eingeblendet werden. Für den Bewertungszeitpunkt Y_{free} gilt gemäß der oben angegebenen Tabelle $Y_{\text{free}} = 176$ (in FIG 4 war Y_{free} auch 176). Damit erzeugt der Freigabezeitpunktdetektor FZ ein Freigabesignal TY_{free} , das jeweils einen Impuls mit dem Einlesen der 176. Zeile in den ersten oder zweiten Speicherbereich SP1, SP2 aufweist.

Die zur Entscheidungseinrichtung EE gehörenden Signalverläufe sind in FIG 6c zusehen. Das Signal SODD, das anzeigt, ob ein gerades oder ungerades Halbbild K_1, K_2 in einen der Speicherbereiche SP1, SP2 eingeschrieben wird, hat die Periodendauer von 40 msec, das alle 20 msec seine Polarität ändert. Die Abtastung des Signales SODD an den vom Freigabesignal TY_{free} festgelegten Zeitpunkten ergibt das Signal OFF mit der Periodendauer von ebenfalls 40 msec, das alle 20 msec seine Polarität mit dem Auftreten eines Impulses des Freigabesignales TY_{free} ändert. Das so gewonnene Signal OFF wird als Entscheidungskriterium für das Auslesen aus dem ersten oder zweiten Speicherbereich SP1, SP2 herangezogen. Dies geschieht durch Abtastung des Signales OFF mit dem Signal LZ27, das den Beginn eines Halbbildes im Hauptbild festlegt. Das Signal LZ27 wird in der Detektoreinrichtung DE2 aus einem synchron mit dem Hauptbild laufenden Leserahmencähler erzeugt, wozu der Detektoreinrichtung DE2 Synchronsignale, hier das Vertikalsynchronsignal und Horizontalsynchronsignal der ersten Videoquelle Q1 zugeführt werden. Die Abtastung des Signales OFF an den durch das Auftreten der Impulse des Signales LZ27 bestimmten Zeiten führt schließlich zu dem gewünschten Entscheidungssignal ROF, das festlegt, aus welchen der beiden Speicherbereiche SP1 oder SP2 ausgelesen werden muß, um die geforderte joint-line-freie Einblendung des Kleinbildes in das Hauptbild zu ermöglichen. Das Entscheidungssignal ROF ist synchron zum Leserahmen und ändert seine Polarität zu Beginn der Zeile 27 eines Halbbildes des Hauptbildes. In FIG 6c steht zum Zeitpunkt t_1 , also zu Beginn der Zeile 27 im Hauptbild bereits fest, daß der erste Speicherbereich SP1 zur bildschnittsfreien Einblendung ausgelesen werden muß, da ab da das Entscheidungssignal $ROF = 1$ ist. Ab dem Zeitpunkt t_2 muß der zweite Speicherbereich SP2 ausgelesen werden, in dem vereinbarungsgemäß ein gerades Halbbild K_2 gespeichert ist.

Bei dem bisher beschriebenen Verfahren zur Bild-im-Bild-Einblendung legt das Entscheidungssignal ROF fest, aus welchen der beiden Speicherbereiche das zuvor gespeicherte Halbbild ausgelesen werden muß und zwar unabhängig davon, ob das gespeicherte Halbbild ein ungerades oder gerades Halbbild ist. Wird zufällig ein gerades Halbbild des Kleinbildes in ein gerades Halbbild des Hauptbildes eingeblendet bzw. ein ungerades Halbbild des Kleinbildes in ein ungerades Halbbild des Hauptbildes, so treten keine weiteren Probleme auf. Sieht dagegen das Entscheidungssignal ROF vor, ein gerades Halbbild K_2 des Kleinbildes in ein ungerades Halbbild H_1 des Hauptbildes bzw. ein ungerades Halbbild K_1 in ein gerades Halbbild H_2 des Hauptbildes einzublenden, treten ohne zuvor getroffene Korrekturmaßnahmen Zeilensprunginversionen auf, die eine unerwünschte Bildverwüfelung zur Folge haben. Eine solche als interlacefalsche Darstellung des Kleinbildes bezeichnete Kleinbildstörung ist natürlich unerwünscht. Anhand der nachfolgenden Figuren 7, 8, 9 und 10 wird das Problem der Zeilensprunginversionen deutlich. Der Einfachheit halber werden anstelle der üblichen 625 Bildzeilen eines Hauptbildes nur 19 Bildzeilen dargestellt und entsprechend auch weniger Bildzeilen für das Kleinbild K.

FIG 7 zeigt, wie bei einer interlacierichtigen Darstellung des Kleinbildes K in das ungerade Halbbild des Hauptbildes H mit den Zeilen 1, 3 und 5 usw. ein um den Faktor 3 verkleinertes Kleinbild mit seinen ungeraden Zeilen 1, 7 und 13 eingeblendet ist. In das gerade Halbbild des Hauptbildes H mit den Zeilen 2, 4, 6 usw. ist das Kleinbild mit seinen geraden Zeilen 4, 10 und 16 eingeblendet.

Tritt dagegen der Fall auf, daß ein ungerades Halbbild K_1 des Kleinbildes K mit seinen Zeilen 1, 7 und 13 in das Halbbild H_2 des Hauptbildes H mit den geraden Zeilen eingeblendet wird und das gerade Halbbild K_2 des Kleinbildes K mit den Zeilen 4, 10, 16 in das ungerade Halbbild des Hauptbildes H, so wird das Kleinbild K interlacefalsch dargestellt (FIG 8). Die Folge ist eine Bildverwüfelung im Kleinbild, wie anhand einer diagonalen Linie im Kleinbild leicht vorstellbar ist. In diesem Fall wird gemäß einer Weiterbildung der Erfindung in der in FIG 1 bereits vorgestellten Korrekturereinrichtung KE eine Zeilenkorrektur im Kleinbild durchgeführt.

Die Korrekturereinrichtung KE ist dazu geeignet, sowohl ein ungerades Halbbild K_1 des Kleinbildes K, das zur Einblendung in ein ungerades oder gerades Halbbild H_1 , H_2 des Hauptbildes H vorgesehen ist, als auch ein gerades Halbbild H_2 des Kleinbildes K, das zur Einblendung in ein gerades Halbbild H_2 des Hauptbildes H vorgesehen ist, unverändert, und ein gerades Halbbild K_2 des Kleinbildes K, das zur Einblendung in ein ungerades Halbbild H_1 des Hauptbildes H vorgesehen ist, um eine Halbbildzeile nach unten versetzt der Entscheidungseinrichtung EE zuzuführen. Das interlacekorrigierte Kleinbild K hat dann die in FIG 10 dargestellte Zeilenfolge.

Es ist aber genausogut möglich, daß die Korrekturereinrichtung KE geeignet ist, sowohl ein gerades Halbbild K_2 des Kleinbildes K, das zur Einblendung in ein ungerades oder gerades Halbbild H_1 , H_2 des Hauptbildes H vorgesehen ist, als auch ein ungerades Halbbild H_1 des Kleinbildes K, das zur Einblendung in ein ungerades Halbbild H_1 des Hauptbildes H vorgesehen ist, unverändert und ein ungerades Halbbild K_1 des Kleinbildes K, das zur Einblendung in ein gerades Halbbild H_2 des Hauptbildes H vorgesehen ist, um eine Halbbildzeile nach oben versetzte Entscheidungseinrichtung EE zu führen. Ein derartiges interlacekorrigiertes Kleinbild zeigt die FIG 9.

Mit dem bisher beschriebenen erfindungsgemäßen Verfahren und der dazugehörenden Einrichtung ist also eine störungsfreie Kleinbindeinblendung in ein Hauptbild möglich. Beim eingeblendeten Kleinbild tritt erfindungsgemäß kein Bildschnitt auf. Da die Videosignalquelle in diesem Ausführungsbeispiel Videosignale nach dem Zeilensprungverfahren zur Verfügung stellen, war eine Korrekturereinrichtung KE notwendig, die eine Zeilenverwüfelung korrigieren kann.

Eine Weiterbildung der Erfindung sieht vor, daß die Speichereinrichtung mehr als zwei Kleinbilder speichern kann, insbesondere daß die Speichereinrichtung einen Speicherbereich aufweist, der zum Speichern eines gesamten Hauptbildes bzw. eines Halbbildes des Hauptbildes geeignet ist. Die Kapazität der Speichereinrichtung kann z. B. derart gewählt werden, daß 288 Zeilen mal 27 Bildpunkte gespeichert werden können und damit ein gesamtes Halbbild des Hauptbildes. Erfindungsgemäß wird der erste Speicherbereich SP1 in dem für die linke Bildhälfte vorgesehenen Speicherteil und der zweite Speicherbereich SP2 in den für die rechte Bildhälfte vorgesehenen Speicherteil SPR der Speichereinrichtung SP gelegt. Dies hat den Vorteil, daß mit dem Synchronrahmen des Hauptbildes ein synchrones Auslesen der gesamten Speichereinrichtung und damit in einfacher Weise eine Bild-im-Bild-Einblendung erfolgen kann. Darüber hinaus ist das Einblenden des Kleinbildes durch in die Speichereinrichtung SP eingeschriebene Markierungskennzeichnungen möglich, wie dies grundsätzlich in dem EP 0 357 813 A1 vorgeschlagen wurde, auf die hier zum Zwecke der Offenbarung ausdrücklich verwiesen wird. Voraussetzung dafür ist, daß in Horizontalrichtung das einzublendende Kleinbild entweder aus dem einen Speicherteil SPL oder aus dem anderen Speicherteil SPR ausgelesen und zur Darstellung gebracht wird. Die Auswahl des richtigen Speicherbereiches SP1 bzw. SP2 erfolgt wieder mittels dem Entscheidungssignal ROF.

Mit einer derartigen Speichereinrichtung ist es möglich, neben einem bewegten Kleinbild noch weitere Kleinbilder, die Standbilder sind, in die Speichereinrichtung einzuspeichern und zur Darstellung zu bringen. Im einfachsten Fall werden auch diese Kleinbilder mit der Vertikalauflösung zweier Halbbilder dargestellt. Dazu werden die zu einer Videosignalquelle gehörenden Kleinbilder im ersten und zweiten Speicherbereich abwechselnd ausgelesen, indem der gesamte jeweilige Speicherteil ausgelesen wird. Dazu ist es aber erforderlich, daß vor dem Auslesen der Speichereinrichtung entschieden wird, welcher der Speicherbereiche SP1 oder SP2 aktiv sein soll. In FIG 11 ist der Speicherbereich für ein Kleinbild mit unbewegtem Bildinhalt punktiert gekennzeichnet.

In einer Weiterbildung der Erfindung ist es vorgesehen, das Hauptbild und das in das Hauptbild einzublendende Kleinbild mit einer im Vergleich zur ursprünglichen Bildfolgefrequenz bzw. Halbbildfolgefrequenz doppelten Bildfolgefrequenz bzw. Halbbildfolgefrequenz darzustellen. Mit der doppelten Bildfolgefrequenz von beispielsweise 100 Hz kann das Fernsehbild flimmerfrei gefrei gestaltet werden.

Je nach dem welche Bildrasterfolge das Hauptbild aufweist, also AABB oder ABAB, wobei A und B die Rasterlage eines Bildes bzw. eines Halbbildes bezeichnet (A = gerades Halbbild, B = ungerades Halbbild) - wird erfindungsgemäß ein Identifikationssignal DODD zum Erkennen der augenblicklichen Rasterlage des Hauptbildes generiert und abhängig davon ein Rasterkorrektursignal KORR erzeugt. Das Rasterkorrektursignal KORR löst dann eine Rasterkorrektur bei dem aus dem festgelegten Speicherbereich, aus dem das Halbbild auszulesen ist, aus.

Um die Bild-im-Bild-Einblendung auch bei doppelter Halbbild- bzw. Bildfolgefrequenz zu gewährleisten, wird die in FIG 3 bereits vorgestellte Entscheidungseinrichtung EE entsprechend der Schaltung nach FIG 12 modifiziert.

In dieser Entscheidungseinrichtung EE ist jetzt zusätzlich ein EXOR-Glied EX vorgesehen, an dessen Ausgangsklemme das Korrektursignal KORR abgreifbar ist. Dieses Korrektursignal KORR löst eine Rasterkorrektur bei dem aus dem ausgewählten Speicherbereich auszulesendem Halbbild aus. An den beiden Eingängen des EXOR-Gliedes liegt zum einen das Entscheidungssignal ROF, zum anderen ein Identifikationssignal DODD zum Erkennen der augenblicklichen Rasterlage des Hauptbildes an.

Das erfindungsgemäße Verfahren zur Bild-im-Bild-Einblendung mit doppelter Halbbild- bzw. Bildfolgefrequenz wird anhand der FIG 13 und 14 näher erläutert, wo wieder Zeilenindexdiagramme für das Einschreiben und Auslesen der Halbbilder des Kleinbildes sowie die zur Entscheidungseinrichtung von FIG 12 gehörenden Signalverläufe dargestellt sind.

In FIG 13 ist das erfindungsgemäße Verfahren bei der Bild-im-Bild-Einblendung mit doppelter Bildfolgefrequenz, also ABAB bzw. doppelter Halbbildfolgefrequenz AABB dargestellt. Anhand von Zeilenindexdiagrammen werden wieder die Randbedingungen für das frühest mögliche und spätest mögliche Auslesen der im ersten Speicherbereich oder zweiten Speicherbereich gespeicherten Halbbilder des Kleinbildes aufgezeigt und abhängig davon diejenigen Zeitbereiche erfaßt, in denen das Auslesen aus dem ersten oder zweiten Speicherbereich nicht zulässig ist. Anschließend wird anhand der Signalverläufe in der Entscheidungseinrichtung nach FIG 12 das Bereitstellen des Korrektursignales KORR so wie das Entscheidungssignal ROF erläutert.

Zur FIG 13 im Einzelnen: FIG 13a zeigt wieder die Einschreibvektoren, die das Einschreiben der Halbbilder K1, K2 des Kleinbildes in den ersten und zweiten Speicherbereich kennzeichnen. Auf der Abzisse ist wieder die Zeit in Zeilennummern des Hauptbildes aufgetragen, während die Ordinate die Zeile angibt, die gerade in einen der beiden Speicherbereiche eingeschrieben wird. In FIG 13a ist angenommen, daß zuerst ein ungerades Halbbild K₁ des Kleinbildes in den jetzt mit I bezeichneten ersten Speicherbetrieb, anschließend ein gerades Halbbild K₂ in den mit II bezeichneten zweiten Speicherbereich und dann anschließend wieder ein nachfolgendes ungerades Halbbild K₁ in die erste Speichereinrichtung II usw. eingeschrieben wird.

FIG 13b zeigt die Auslesevektoren für ein Hauptbild, das mit doppelter Halbbildfrequenz und damit der Rasterlage AABB (A = ungerades Halbbild, B = gerades Halbbild) dargestellt werden soll (die strichlierten Geraden in FIG 13b bezeichnen die Verhältnisse bei einfacher Halbbildfrequenz). Hier auch von Auslesevektoren zu sprechen, ist insofern angebracht, als zur Halbbildfrequenzverdopplung (wie auch zur Bildfrequenzverdopplung) ein Bildspeicher für das Hauptbild vorgesehen werden muß, aus dem das Hauptbild im Vergleich zur Einschreibgeschwindigkeit zweimal mit doppelter Auslesegeschwindigkeit ausgelesen werden muß. Da die Videoquellen für das Kleinbild und Hauptbild voneinander unabhängig sind, tritt der bereits weiter oben erwähnte Phasenunterschied in den Synchronlagen von Hauptbild und Kleinbild auf.

Die FIG 13c veranschaulicht die zeitlichen Bedingungen für das Auslesen der in den beiden Speicherbereichen I, II gespeicherten Halbbilder des Kleinbildes, wenn wieder angenommen wird, daß das Kleinbild 94 Zeilen hoch sei und an der 104. Zeile des Hauptbildes beginnend eingeblendet werden soll. Die Bedingung für eine bildschnittfreie Einblendung des Kleinbildes in das Hauptbild ist wieder, daß sich

Auslesevektoren und Einschreibvektoren eines Speicherbereiches nicht überschneiden dürfen. Wie in FIG 13c im Zusammenhang mit den aus FIG 13a übernommenen und strichliert dargestellten Einschreibvektoren deutlich ergibt, muß demnach zunächst das im zweiten Speicherbereich II gespeicherte gerade Halbbild K_2 zweimal ausgelesen werden. Anschließend ist zweimal das ungerade Halbbild K_1 aus dem ersten Speicherbereich I auszulesen. Danach wird das nächstfolgende gerade Halbbild K_2 zweimal aus dem zweiten Speicherbereich II ausgelesen.

Wie ein Vergleich der Figuren 13b und 13c ergibt, tritt das Problem auf, daß in das erste ungerade Halbbild A des Hauptbildes das zweite ausgelesene gerade Halbbild K_2 des Kleinbildes zur Einblendung vorgesehen ist, in das zweite ungerade Halbbild A des Hauptbildes das erste ungerade Halbbild K_1 des Kleinbildes, in das an das zweite ungerade Halbbild A anschließende gerade Halbbild B des Hauptbildes das zweite ungerade Halbbild K_1 des Kleinbildes usw.

Um eine rasterrichtige Bild-im-Bild-Einblendung zu gewährleisten, ist es demnach notwendig, bei dem Ausführungsbeispiel nach FIG 13, die zum zweiten Mal aus dem ersten Speicherbereich I ausgelesenen ungeraden Halbbilder K_1 in die Rasterlage B, also in ein gerades Halbbild und ein zum zweiten Mal aus dem zweiten Speicherbereich II ausgelesenes gerades Halbbild K_2 in die Rasterlage A, also in ein ungerades Halbbild zu transformieren. Idealerweise würde diese Transformation durch eine Phasenverschiebung um 180° , beispielsweise mittels eines Allpasses, durchgeführt. Aus Aufwandsgründen wird man jedoch eine lineare oder nichtlineare Filterung niedriger Ordnung vorsehen, z. B. eine lineare Interpolation übereinanderliegender Bildpunkte.

Weisen dagegen das Hauptbild und das Kleinbild die in FIG 14 dargestellten Synchronlagen auf, so tritt die Situation auf, daß die obenerwähnte Transformation nicht notwendig ist. Dort weisen die aus den Speicherbereichen I und II ausgelesenen Halbbilder schon die richtige Rasterlage auf.

Es ist daher notwendig, ein Signal zu generieren, das anzeigt, ob eine Rasterkorrektur im einzublendenden Halbbild eines Kleinbildes notwendig ist oder nicht. Um ein solches Korrektursignal generieren zu können ist, muß man die Randbedingungen für das frühest mögliche und spätest mögliche Auslesen eines Halbbildpaares kennen. FIG 13d zeigt die zeitlichen Verhältnisse für ein frühest mögliches Auslesen des Halbbildpaares K_1 , K_1 bzw. K_2 , K_2 aus den Speicherbereichen I und II und FIG 13e den spätest möglichen Zeitpunkt, wobei die Randbedingungen wieder durch die Forderung der Bildschnittfreiheit gegeben sind (vgl. dazu FIG 13a in Verbindung mit FIG 13d bzw. FIG 13e). Aus diesen beiden Randbedingungen ergeben sich die in FIG 13f dargestellten Bereiche, in denen aus dem ersten Speicherbereich I und dem zweiten Speicherbereich II die gespeicherten Halbbilder des Kleinbildes paarweise ausgelesen werden dürfen, wobei jedoch Zeitabschnitte T auftreten, in denen weder aus dem ersten noch zweiten Speicherbereich Halbbilder zum Auslesen freigegeben werden dürfen. In diesen Zeitbereichen T funktioniert folglich eine Bild-im-Bild-Einblendung durch Korrektur der Rasterlage nicht.

In FIG 13g und 13h sind die frühest möglichen und spätest möglichen Zeiträume aufgezeigt, in denen die Speicherbereiche I bzw. II ausgelesen werden dürfen, jetzt allerdings ohne der Bedingung des Auslesens von Paaren von Halbbildern wie in FIG 13d und 13e. In FIG 13i sind diejenigen Zeiträume dargestellt, in denen der Start des Lesens aus dem ersten Speicherbereich I bzw. zweiten Speicherbereich II nicht erlaubt ist. Aus FIG 13i geht hervor, daß es prinzipiell immer möglich sein muß, den ersten Speicherbereich I oder zweiten Speicherbereich II auszulesen. Aus dem Vergleich der Figuren 13f und 13i ergibt sich, daß nicht für alle Synchronlagen entweder das Verfahren mit Rasterkorrektur oder das im Zusammenhang mit FIG 14 vorgestellte Verfahren mit rasterrichtiger Wiederholung der Halbbilder realisieren läßt. Es muß daher erfindungsgemäß - je nach Synchron- und Rasterlage - zwischen dem einen Verfahren (vgl. FIG 14) ohne Korrektur der Rasterlage und dem anderen Verfahren mit Rasterkorrektur umgeschaltet werden.

FIG 13k zeigt wieder das Signal LZ27, das den Beginn der Zeile 27 im Hauptbild feststellt. Wie im Zusammenhang mit den FIG 4 und 6 bereits eingehend erläutert, wird in der Entscheidungseinrichtung EE wieder das Signal OFF und das Entscheidungssignal ROF generiert (vgl. FIG 13l und FIG 13m). Zusätzlich wird der Entscheidungseinrichtung EE von FIG 11 ein Identifikationssignal DODD zur Verfügung gestellt, das die augenblickliche Rasterlage des Hauptbildes identifiziert. Der Verlauf dieses Identifikationssignales DODD zeigt FIG 13n. Über eine EXOR-Verknüpfung des Entscheidungssignales ROF und des Identifikationssignales DODD wird ein Rasterkorrektursignal KORR, das für dieses Ausführungsbeispiel in FIG 13o dargestellt ist, bereitgestellt. Dieses Rasterkorrektursignal KORR zeigt an, ob aus dem aus dem festgelegten Speicherbereich I, II ausgelesenen Halbbild K_1 , K_2 des Kleinbildes eine Rasterkorrektur vorgenommen werden muß oder nicht. Für den Fall, daß das Rasterkorrektursignal KORR = 1 ist, ist eine Korrektur vorzunehmen, während bei KORR = 0 keine Korrektur der Rasterlage im ausgelesenen Halbbild des Kleinbildes vorzunehmen ist. Es versteht sich von selbst, daß bei einer gegenüber FIG 13b um 10 msec nach rechts oder links verschobenen Rasterlage, das Korrektursignal KORR entweder immer 0 oder immer

1 wäre. Im letzteren Fall wäre anstatt einer Rasterkorrektur durch Interpolation auch diejenige durch modifizierte Bildzeilen möglich, was wegen einer vermiedenen Interplation den Vorteil eines schärferen Bildeindruck hätte. Bei einer 100 Hz-Halbbildrastrerlage ABAB ist dagegen das Identifikationssignal DODD mit 50 Hz alternierend, wie in FIG 13p dargestellt. Dementsprechend alterniert auch das Korrektursignal KORR mit 50 Hz, wie in FIG 13q angegeben. Das heißt, daß in dieser Betriebsart immer jedes zweite Halbbild des Kleinbildes durch Interpolation oder modifizierte Bildzeilen zu korrigieren ist.

Mit diesem vorgestellten erfindungsgemäßen Verfahren zur Bild-im-Bild-Einblendung bei im Vergleich zur ursprünglichen Bildfolgefrequenz bzw. Halbbildfolgefrequenz doppelten Bildfolgefrequenz bzw. Halbbildfolgefrequenz reichen insgesamt zwei Speicherbereiche aus. Die Bild-im-Bild-Einblendung ist voraussetzungsgemäß bildschnittfrei. Darüber hinaus wird die Einblendung des Kleinbildes zeitrichtig vorgenommen, d. h. daß keine Bewegungsverwüfelung im Kleinbild auftritt.

Es hat sich daher herausgestellt, daß das erfindungsgemäße Verfahren auch ideal zur Bild-im-Bild-Einblendung bei doppelter Bildfolge bzw. doppelter Halbbildfolgefrequenz einsetzbar ist.

15 Patentansprüche

1. Verfahren zur Bild-im-Bild-Einblendung, bei welchem aufeinanderfolgende Bilder (K_1 , K_2) eines in ein aus aufeinanderfolgenden Bildern (H_1 , H_2) bestehendes Hauptbild (H) einzublendendes Kleinbild (K) abwechselnd bildweise in einen von zwei Speicherbereichen (SP1, SP2) einer Speichereinrichtung (SP) eingeschrieben und aus demjenigen Speicherbereich (SP1, SP2) wieder ausgelesen werden, der eine bildschnittfreie Einblendung des Kleinbildes (K) in das Hauptbild (H) erlaubt,

dadurch gekennzeichnet,

daß zu Beginn der Darstellung des Hauptbildes (H) ein Entscheidungssignal (ROF) generiert wird, das festlegt, aus welchen der beiden Speicherbereiche (SP1, SP2) ein gespeichertes Bild (K_1 , K_2) des Kleinbildes auszulesen ist.

2. Verfahren nach Anspruch 1,

dadurch gekennzeichnet,

daß der Beginn der Darstellung des Hauptbildes (H) durch den Beginn einer ersten auf einem Bildschirm sichtbaren Bildzeile bestimmt wird.

3. Verfahren nach Anspruch 1 oder 2,

dadurch gekennzeichnet,

daß das Entscheidungssignal (ROF) nach Maßgabe von Synchronsignalen (Sync 1, Sync 2) des Kleinbildes (K) und Hauptbildes (H) sowie der Lage (Y_{off}) des Kleinbildes (K) im Hauptbild (H) generiert wird.

4. Verfahren nach einem der Ansprüche 1 bis 3,

dadurch gekennzeichnet,

daß das Entscheidungssignal (ROF) nach Maßgabe eines Signales (Y_{dim}) generiert wird, das abhängt von der Größe des einzublendenden Kleinbildes (K).

5. Verfahren nach einem der Ansprüche 1 bis 4,

dadurch gekennzeichnet,

daß bei einer auftretenden Zeilensprunginversion im einzublendenden Kleinbild (K) eine Zeilenkorrektur im Kleinbild (K) durchgeführt wird.

6. Verfahren nach einem der Ansprüche 1 bis 5,

dadurch gekennzeichnet,

daß die aufeinanderfolgenden Bilder (K_1 , K_2 ; H_1 , H_2) des Kleinbildes (K) und Hauptbildes (H) aus ungeraden und geraden Halbbildern bestehen.

7. Verfahren nach einem der Ansprüche 1 bis 6,

dadurch gekennzeichnet,

daß das Kleinbild (K) und Hauptbild (H) mit einer im Vergleich zur ursprünglichen Bildfolgefrequenz doppelten Bildfolgefrequenz dargestellt werden, wobei das Hauptbild (H) eine vorgegebene Bildrastrerfolge aufweist und ein Identifikationssignal (DODD) zum Erkennen der augenblicklichen Rasterlage des Hauptbildes (H) und abhängig davon ein Rasterkorrektursignal (KORR) generiert werden und das

Rasterkorrektursignal (KORR) für ein auszulesendes Bild (K_1 , K_2) aus dem festgelegten Speicherbereich (SP1, SP2) eine Rasterkorrektur auslöst.

8. Verfahren nach Anspruch 7,

dadurch gekennzeichnet,

daß die Rasterkorrektur des Kleinbildes (K) durch Interpolation oder Verschiebung der Bildzeilen erfolgt.

9. Einrichtung zur Bild-im-Bild-Einblendung mit einem Bildschirm zur Darstellung eines Hauptbildes, in das mindestens ein Kleinbild einblendbar ist und mit:

- einer ersten Videoquelle (Q1) zur Darstellung des Hauptbildes (H) mit ersten abwechselnd aufeinanderfolgenden und ersten Synchronsignale (Sync 1) aufweisenden Bildern (H_1 , H_2),
- einer zweiten Videoquelle (Q2) zur Darstellung des Kleinbildes (K) mit zweiten abwechselnd aufeinanderfolgenden und zweite Synchronsignale (Sync 2) aufweisenden Bildern (K_1 , K_2),
- einer Speichereinrichtung (SP) mit zwei Speicherbereichen (SP1, SP2), in die die aufeinanderfolgenden Bilder (K_1 , K_2) des Kleinbildes (K) mittels einer Einschreibeinrichtung (EN) einschreibbar sind, wobei ein Speicherbereich (SP1) zum Einschreiben der ersten Bilder (K_1) und der andere Speicherbereich (SP2) zum Einschreiben der zweiten Bilder (K_2) des Kleinbildes (K) vorgesehen ist,
- einer Ausleseeinrichtung (AS) zum Auslesen der in den Speicherbereichen (SP1, SP2) gespeicherten Bilder (K_1 , K_2) des Kleinbildes (K),
- einer Einblendeinrichtung (ES) zur bildschnittsfreien Einblendung der auszulesenden Bilder (K_1 , K_2) des Kleinbildes (K) in das Hauptbild (H),

dadurch gekennzeichnet,

daß eine Entscheidungseinrichtung (EE) zum Generieren eines der Ausleseeinrichtung (AS) zuführbaren Entscheidungssignales (ROF) vorgesehen ist, die zu Beginn der Darstellung des Hauptbildes (H) festlegt, aus welchen der beiden Speicherbereiche (SP1, SP2) ein gespeichertes Bild (K_1 , K_2) des Kleinbildes (K) zur Einblendung in das Hauptbild (H) auszulesen ist.

10. Vorrichtung nach Anspruch 9,

dadurch gekennzeichnet,

daß die Entscheidungseinrichtung (EE) Eingangsklemmen (10, 11, 12) für Synchronsignale (Sync 1, Sync 2) des Hauptbildes (H) und Kleinbildes (K) sowie für ein Signal (Y_{off}), das die Lage des Kleinbildes (K) im Hauptbild (H) anzeigt, aufweist, daß die Eingangsklemme (10) für das Synchronsignal (Sync 1) des Hauptbildes (H) mit einer Einrichtung (DE2) verbunden ist, an deren Ausgang ein Signal (LZ 27) abgreifbar ist, das den Beginn einer ersten auf einem Bildschirm sichtbaren Bildzeile des Hauptbildes (H) anzeigt und einer Logikanordnung, die nach Maßgabe dieses Signales (LZ 27) das Entscheidungssignal (ROF) bereitstellt.

11. Vorrichtung nach Anspruch 9 oder 10,

dadurch gekennzeichnet,

daß die Entscheidungseinrichtung (EE) aufweist:

- ein erstes D-Flip-Flop (D1), dessen Dateneingang (D) ein Signal (SODD) empfängt, das anzeigt, ob ein gerade in die Speichereinrichtung (SP) eingeschriebenes Bild des Kleinbildes (K) ein erstes oder zweites Bild (K_1 , K_2) ist und
- dessen Takteingang (C) ein vorgebbares Freigabesignal (TY_{free}) empfängt, das in Abhängigkeit von der Lage (Y_{off}) des einzublendenden Kleinbildes (K) im Hauptbild (H) generiert wird, und
- dessen Q-Ausgang (Q) mit einem Dateneingang (D) eines zweiten D-Flip-Flops (D2) verbunden ist,
- an dessen Takteingang (C) das Signal (LZ 27) anlegbar ist, das den Beginn des Bildes (H_1 , H_2) des Hauptbildes (H) festlegt, und
- an dessen Q-Ausgang (Q) das Entscheidungssignal (ROF) abgreifbar ist.

12. Vorrichtung nach einem der Ansprüche 9 bis 11,

dadurch gekennzeichnet,

daß die Entscheidungseinrichtung (EE) einen Freigabezeitpunktdekoder (FZ) zum Generieren des Freigabesignales (TY_{free}) aufweist, der für verschiedene Bereiche von möglichen Lagen (Y_{off}) des Kleinbildes (K) im Hauptbild (H) jeweils ein Freigabesignal (TY_{free}) bereitstellt.

13. Vorrichtung nach einem der Ansprüche 9 bis 12,
dadurch gekennzeichnet,
daß eine Korrektureinrichtung (KE) zum Korrigieren auftretender Zeilensprunginversionen im einzublen-
denden Kleinbild (K) vorgesehen ist.

14. Vorrichtung nach Anspruch 13,
dadurch gekennzeichnet,
daß die Korrektureinrichtung (KS) geeignet ist
- sowohl ein erstes Bild (K_1) des Kleinbildes (K) das zur Einblendung in ein erstes oder zweites
Bild (H_1 , H_2) des Hauptbildes (H) vorgesehen ist,
 - als auch ein zweites Bild (K_2) des Kleinbildes (K), das zur Einblendung in ein zweites Bild (H_2)
des Hauptbildes (H) vorgesehen ist, unverändert und
 - ein zweites Bild (K_2) des Kleinbildes (K), das zur Einblendung in ein erstes Bild (K_1) des
Hauptbildes (H) vorgesehen ist, um eine Bildzeile nach unten versetzt der Entscheidungseinrich-
tung (EE) zuzuführen.

15. Vorrichtung nach Anspruch 13,
dadurch gekennzeichnet,
daß die Korrektureinrichtung (KS) geeignet ist,
- sowohl ein zweites Bild (K_2) des Kleinbildes (K), das zur Einblendung in ein erstes oder zweites
Bild (H_1 , H_2) des Hauptbildes (H) vorgesehen ist,
 - als auch ein erstes Bild (K_1) des Kleinbildes (K), das zur Einblendung in ein erstes Bild (H_1) des
Hauptbildes (H) vorgesehen ist, unverändert und
 - ein erstes Bild (K_1) des Kleinbildes (K), das zur Einblendung in ein zweites Bild (H_2) des
Hauptbildes (H) vorgesehen ist, um eine Halbbildzeile nach oben versetzt der Entscheidungsein-
richtung (EE) zuzuführen.

16. Vorrichtung nach einem der Ansprüche 9 bis 14,
dadurch gekennzeichnet,
daß die Speichereinrichtung (SP) einen Speicherbereich aufweist, der mehr als zwei Kleinbilder
speichern kann, insbesondere einen Speicherbereich, der zum Speichern eines Hauptbildes geeignet
ist.

17. Vorrichtung nach Anspruch 16,
dadurch gekennzeichnet,
daß in die Speichereinrichtung (SP) Markierungskennzeichnungen einschreibbar sind, die die Lage des
Speicherbereichs (SP1, SP2) für das Kleinbild (K) innerhalb des Speicherbereichs (SP0) für das
Hauptbild (H) festlegen.

FIG 1

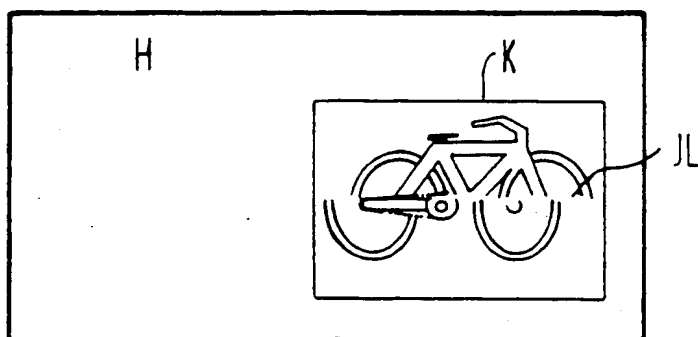


FIG 2

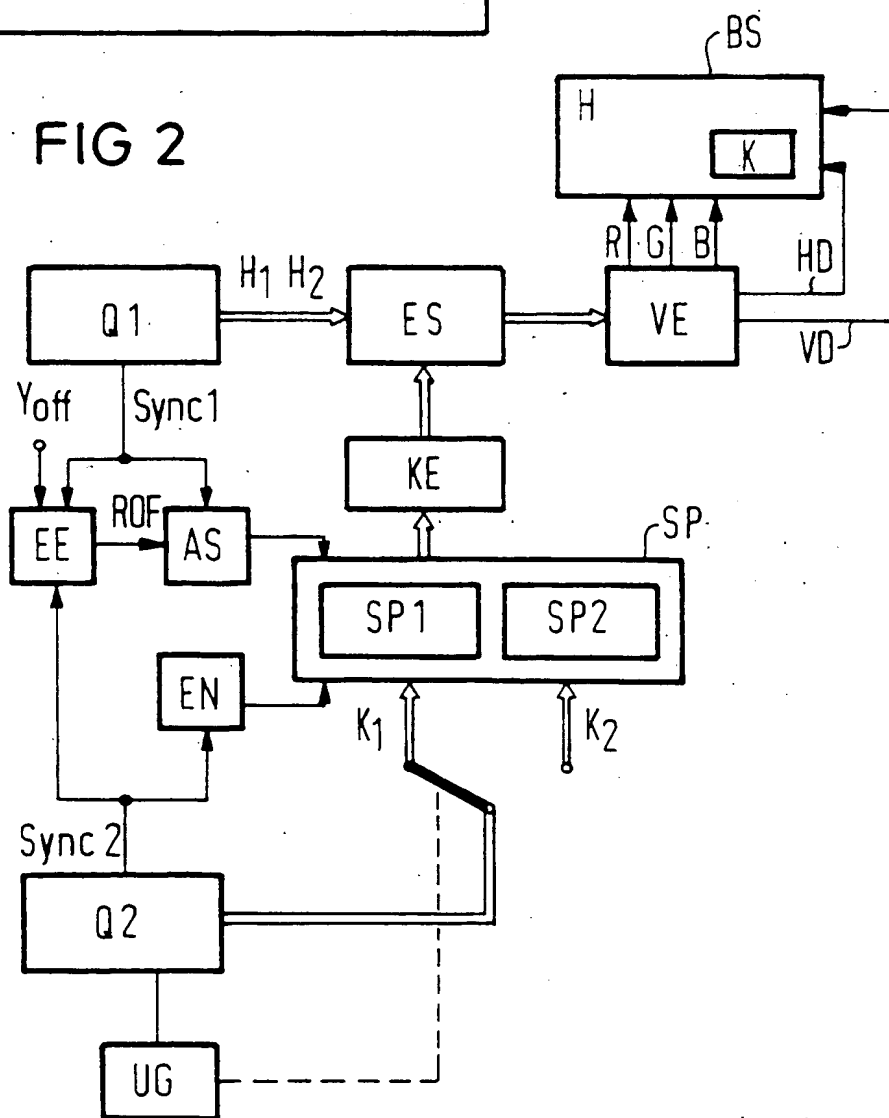


FIG 3

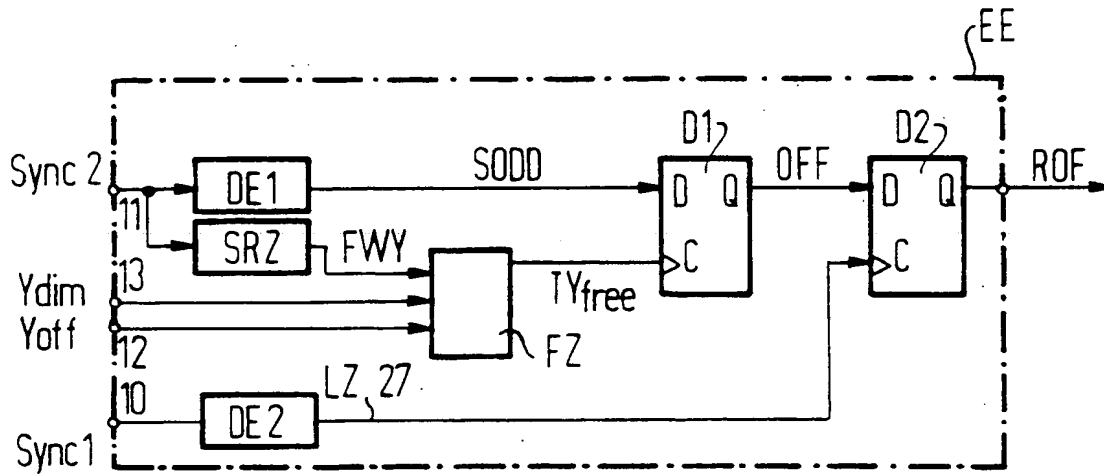


FIG 12

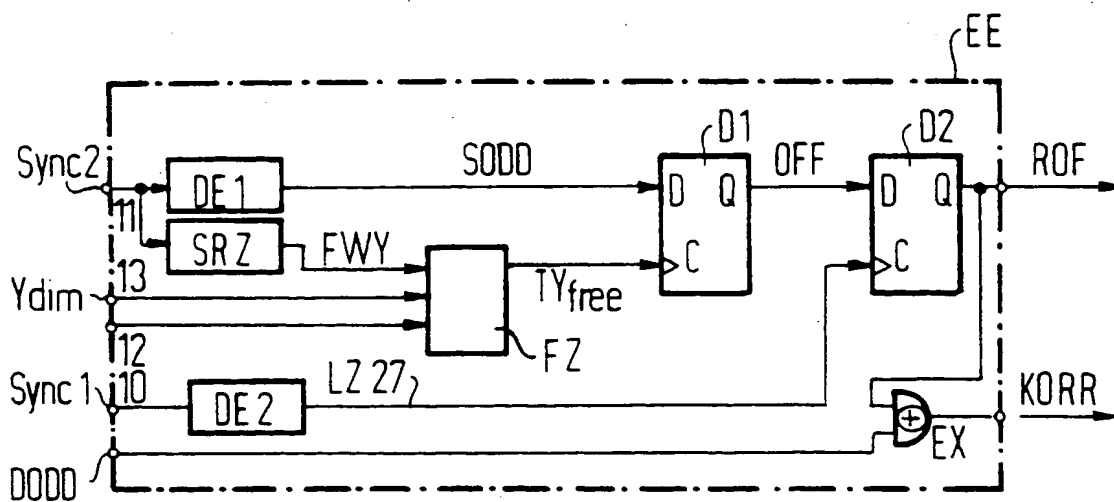


FIG 4

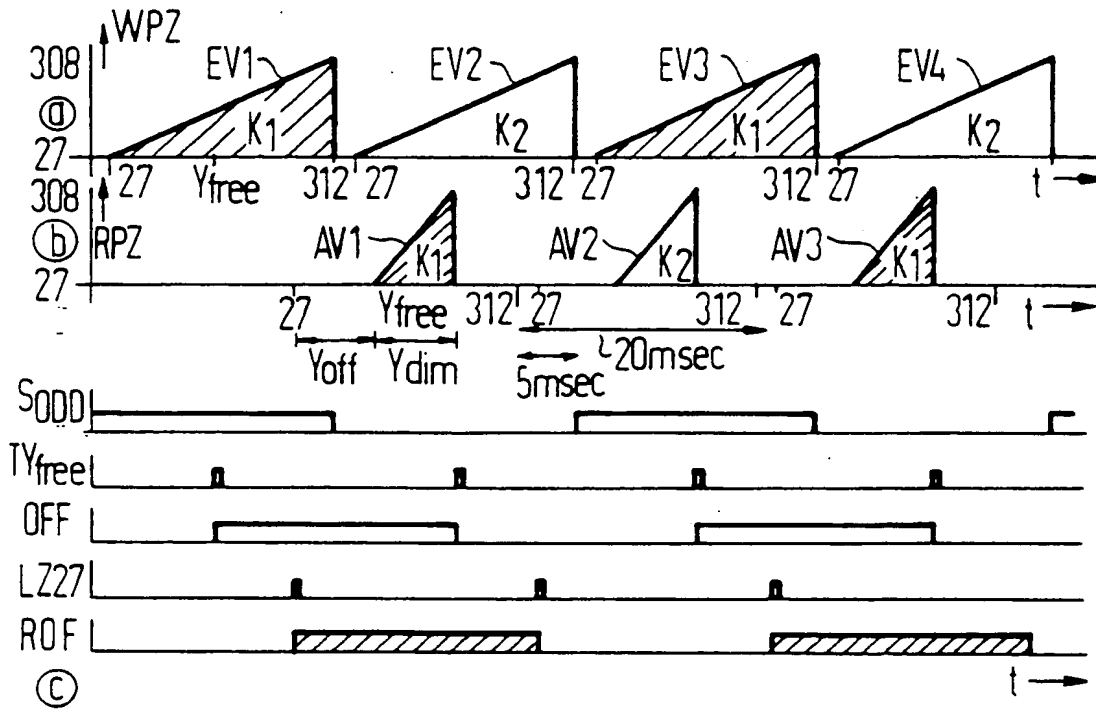


FIG 5

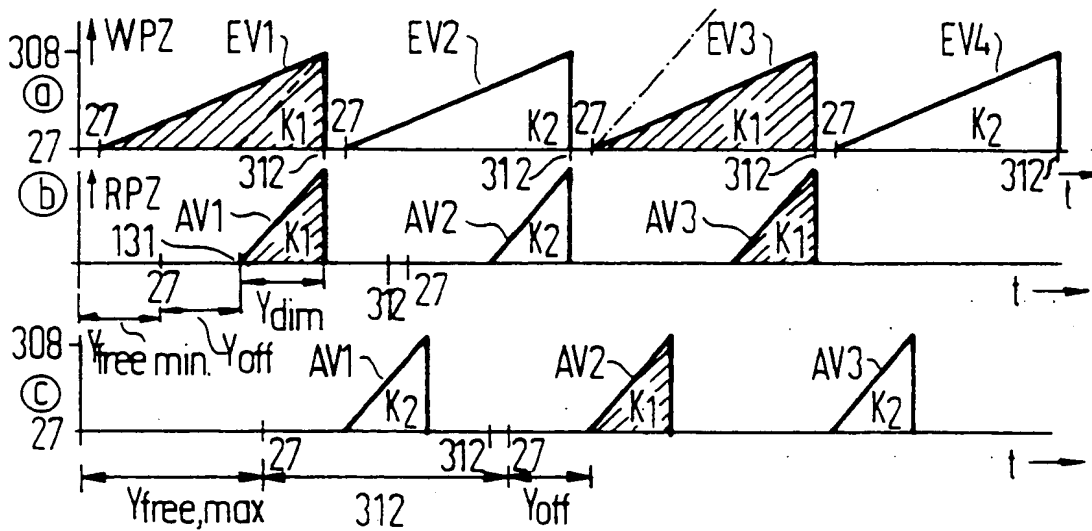


FIG 6

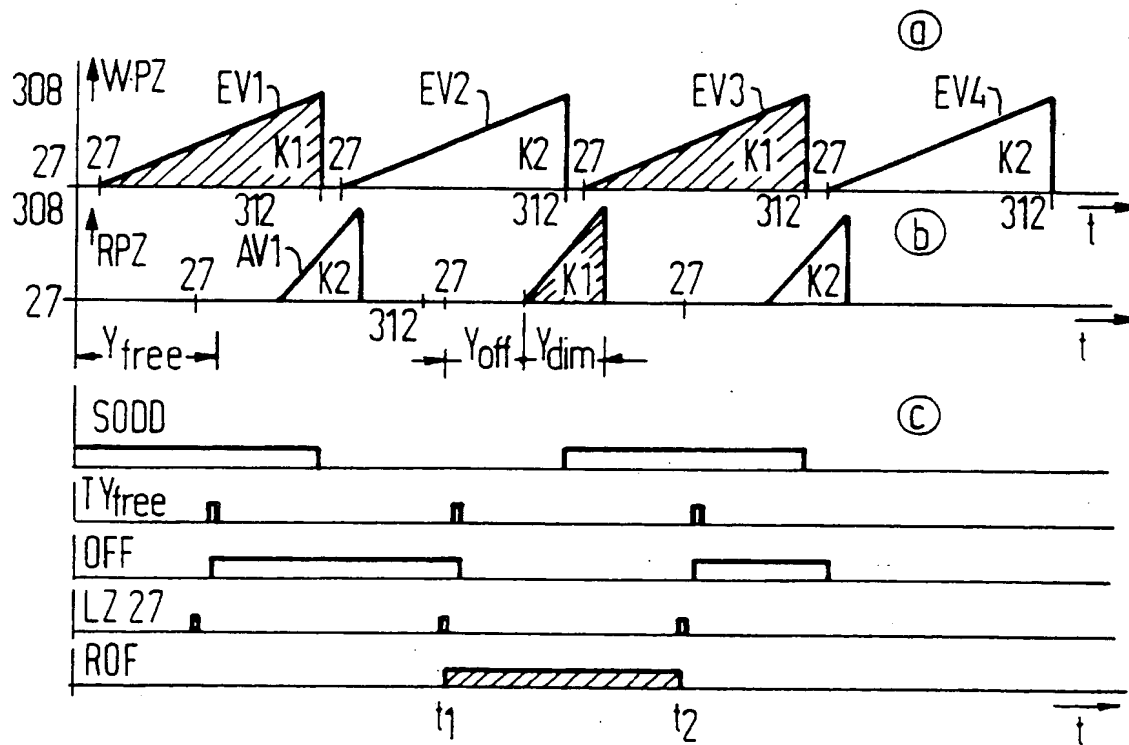


FIG 7

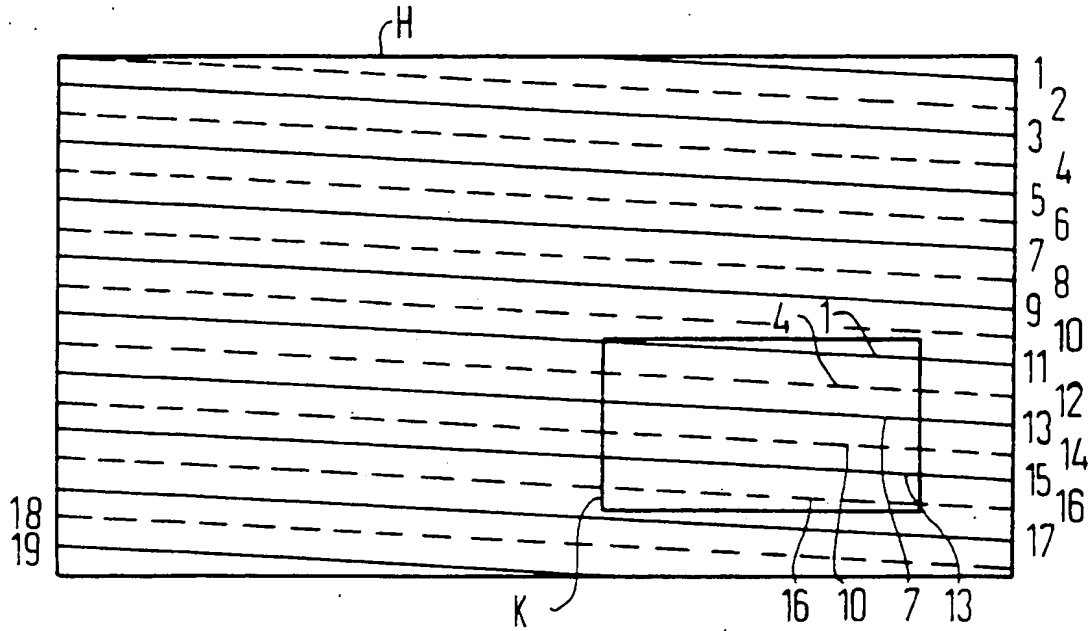


FIG 8

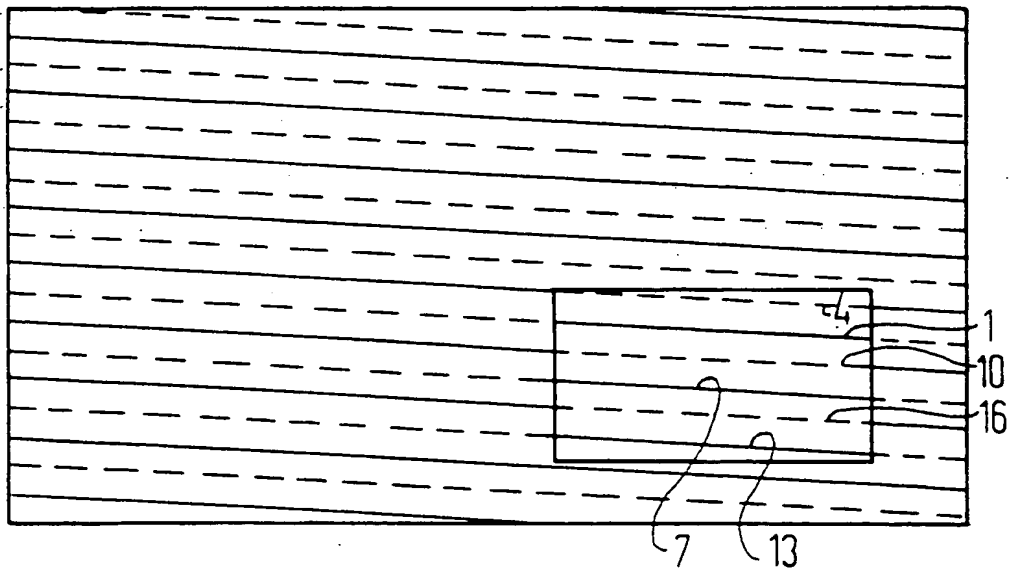


FIG 9

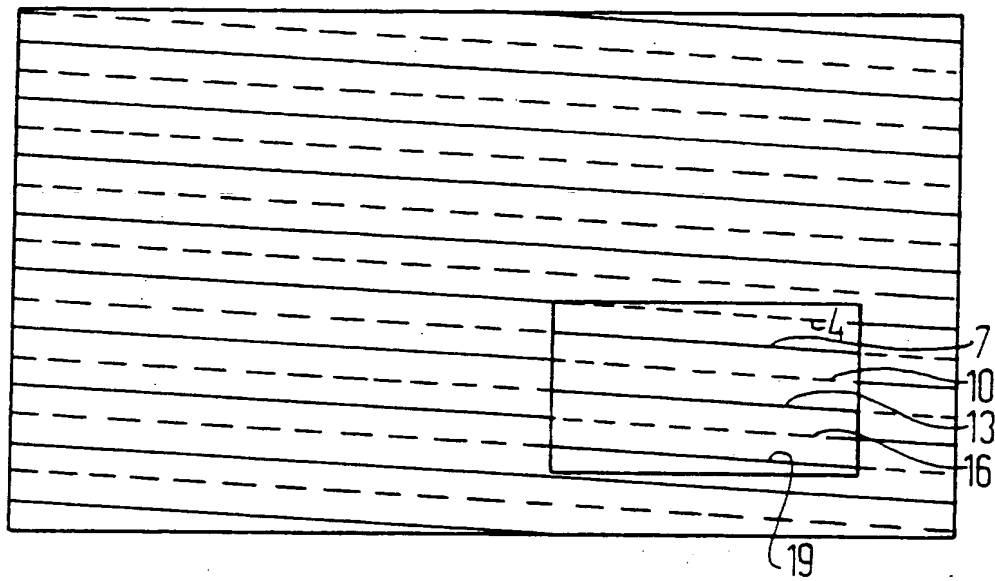


FIG 10

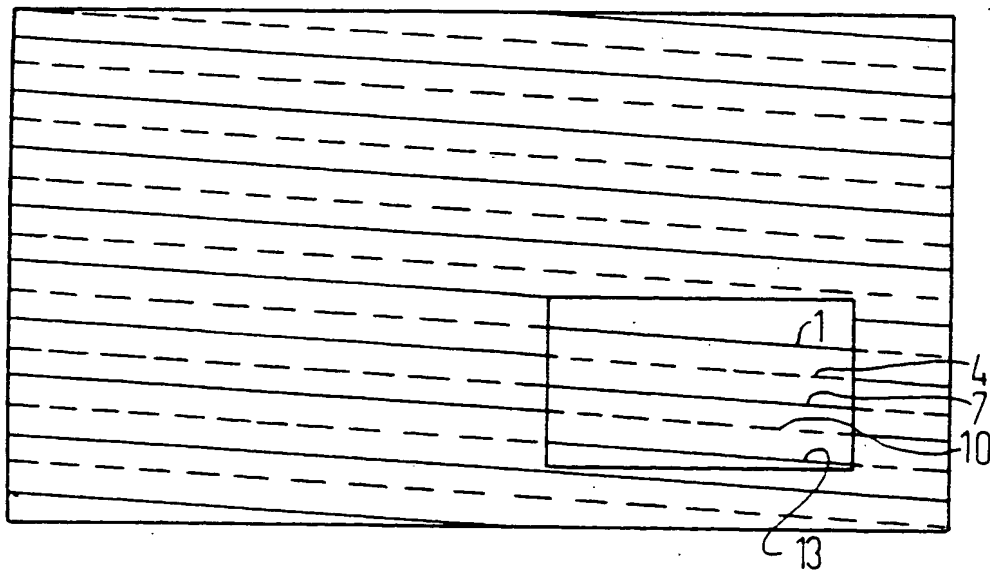


FIG 13

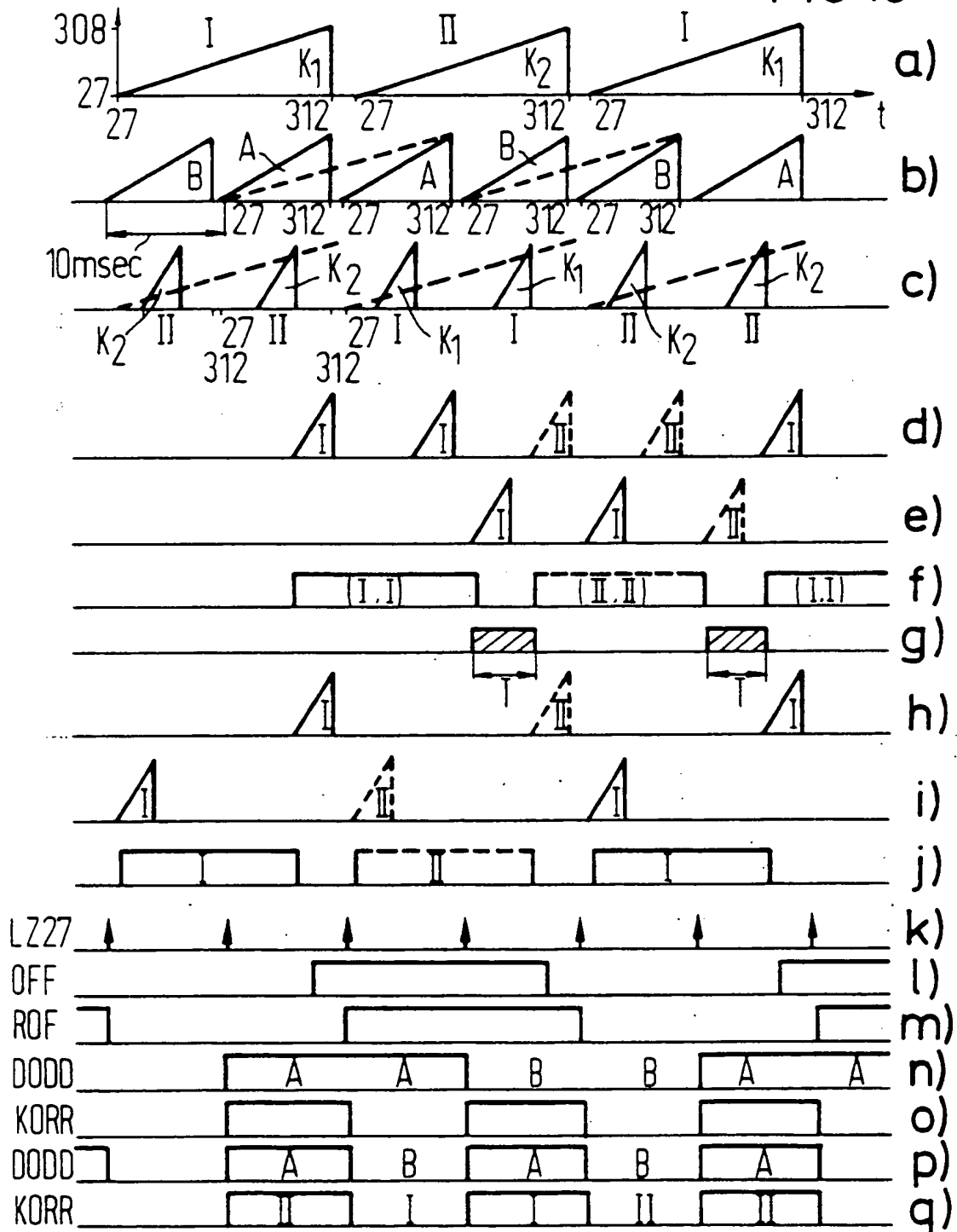


FIG 11

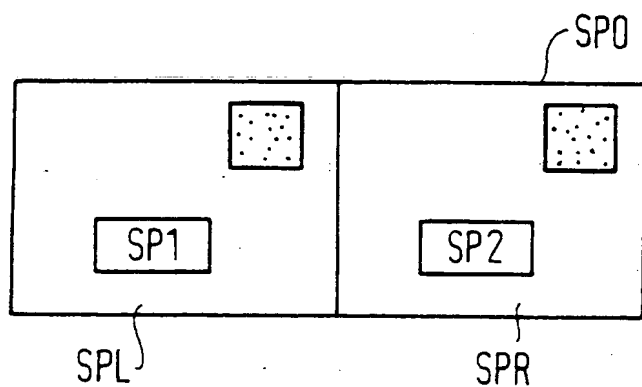
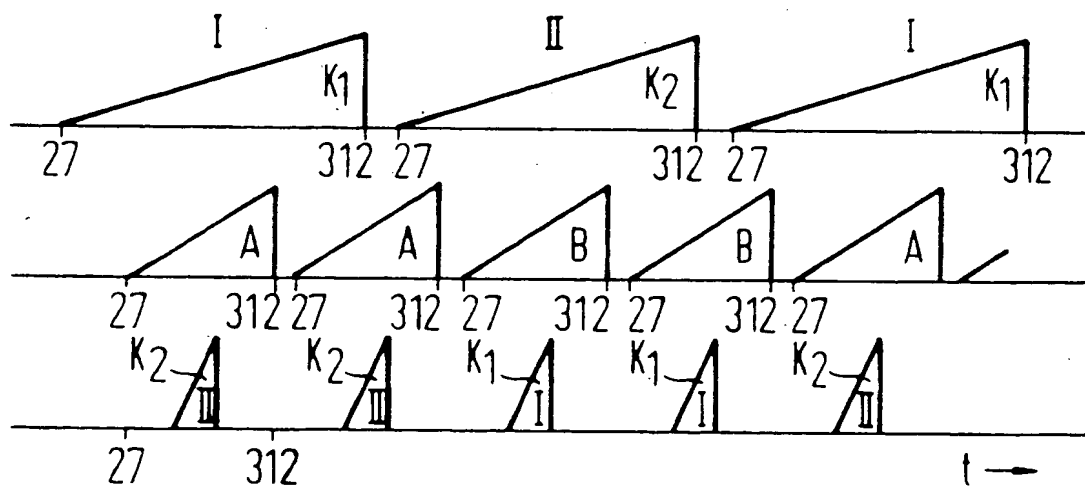


FIG 14





Europäisches
Patentamt

EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung

EP 90 11 6186

EINSCHLÄGIGE DOKUMENTE			
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int. Cl.5)
X,A,D	GB-A-2 187 360 (MATSUSHITA ELECTRIC INDUSTRIAL CO. LTD.) * Seite 2, Zeile 39 - Seite 4, Zeile 79; Figuren 3, 4 & DE-A-3690375 *	1,9,2-8, 10-17	H 04 N 5/45
D,A	IEEE TRANSACTIONS ON CONSUMER ELECTRONICS. vol. CE-33, no. 3, August 1987, NEW YORK US Seiten 230 - 238; Michio Masuda et al: "Picture in picture system with a digital memory for VCRs" * Seite 232, linke Spalte, Zeile 1 - Seite 234, linke Spalte, Zeile 25; Figuren 3-7 *	1-17	
A,D	US-A-4 724 487 (ROBERT F. CASEY) * Spalte 3, Zeile 47 - Spalte 4, Zeile 66; Figur 1 & DE-A-3804705 *	1,9	
			RECHERCHIERTE SACHGEBIETE (Int. Cl.5)
			H 04 N 5/00
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt			
Recherchenort		Abschlußdatum der Recherche	Prüfer
Berlin		08 April 91	DUDLEY C.
<div><div>KATEGORIE DER GENANNTEN DOKUMENTE X : von besonderer Bedeutung allein betrachtet Y : von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie A : technologischer Hintergrund O : nichtschriftliche Offenbarung P : Zwischenliteratur T : der Erfindung zugrunde liegende Theorien oder Grundsätze</div><div>E : älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D : in der Anmeldung angeführtes Dokument L : aus anderen Gründen angeführtes Dokument & : Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument</div></div>			

This Page Blank (uspto)